

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant: Hironobu MACHIDA et al.

Title: IMAGE FORMING APPARATUS AND METHOD FOR
INPUTTING ENCRYPTION KEY SETTING

Appl. No.: Unassigned

Filing Date: 02/27/2004

Examiner: Unassigned

Art Unit: Unassigned

CLAIM FOR CONVENTION PRIORITY

Commissioner for Patents
PO Box 1450
Alexandria, Virginia 22313-1450

Sir:

The benefit of the filing dates of the following prior foreign applications filed in the following foreign country is hereby requested, and the right of priority provided in 35 U.S.C. § 119 is hereby claimed.

In support of this claim, filed herewith are certified copies of said original foreign applications:

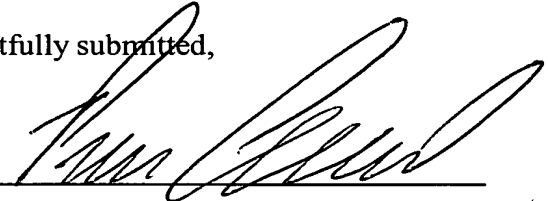
- JAPAN Patent Application No. 2003-053145 filed 02/28/2003.
- JAPAN Patent Application No. 2003-053134 filed 02/28/2003.

Respectfully submitted,

Date February 27, 2004

FOLEY & LARDNER
Customer Number: 22428
Telephone: (202) 945-6162
Facsimile: (202) 672-5399

By


Pavan K. Agarwal
Attorney for Applicant
Registration No. 40,888



日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 2 月 2 8 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 0 5 3 1 3 4
Application Number:

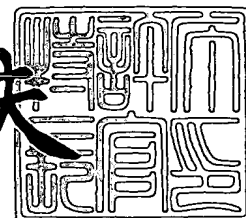
[ST. 10/C]: [J P 2 0 0 3 - 0 5 3 1 3 4]

出 願 人 東芝テック株式会社
Applicant(s): 株式会社東芝

2 0 0 4 年 2 月 3 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



出証番号 出証特 2 0 0 3 - 3 1 0 7 9 1 3

【書類名】 特許願

【整理番号】 TEC066

【提出日】 平成15年 2月28日

【あて先】 特許庁長官 太田 信一郎 殿

【国際特許分類】 G06F 12/14

【発明者】

 【住所又は居所】 静岡県三島市南町 6 番 7 8 号 東芝テック株式会社 三島事業所内

 【氏名】 町田 弘信

【特許出願人】

 【識別番号】 000003562

 【氏名又は名称】 東芝テック株式会社

【代理人】

 【識別番号】 100090620

 【弁理士】

 【氏名又は名称】 工藤 宣幸

【選任した代理人】

 【識別番号】 100092576

 【弁理士】

 【氏名又は名称】 鎌田 久男

【手数料の表示】

 【予納台帳番号】 013664

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

 【物件名】 要約書 1

 【包括委任状番号】 0107421

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像形成装置

【特許請求の範囲】

【請求項 1】 入力された画像データに基づいて画像形成する画像形成装置において、

入力された画像データを画像蓄積手段に蓄積する際には常時、その画像データに対して暗号キーを使用して暗号化すると共に、上記画像蓄積手段に蓄積されている暗号化された画像データを読み出す際は、その暗号化された画像データを復元する暗号化・復元手段を備えることを特徴とする画像形成装置。

【請求項 2】 上記暗号キーを記憶する不揮発性記憶手段を備え、

上記暗号化・復元手段が、上記画像データを上記画像蓄積手段に蓄積する際及び又は上記画像蓄積手段から上記画像データを読み出す際に、上記不揮発性記憶手段からの上記暗号キーを内蔵する一時期記憶部に取り込むことを特徴とする請求項 1 に記載の画像形成装置。

【請求項 3】 上記暗号化・復元手段と上記不揮発性記憶手段とは、別のユニットに設けられていることを特徴とする請求項 2 に記載の画像形成装置。

【請求項 4】 乱数を発生させ、少なくとも発生させた乱数の一部を含めた暗号キーを形成する暗号キー形成手段を備えることを特徴とする請求項 1 ～ 3 のいずれかに記載の画像形成装置。

【請求項 5】 所定の圧縮伸長処理方式により、上記暗号キーを圧縮又は伸長する暗号キー圧縮伸長処理手段を備え、

上記不揮発記憶手段に、圧縮した暗号キーを記憶させると共に、上記暗号キーを使用する際に、圧縮された暗号キーを読み出すことを特徴とする請求項 1 ～ 4 のいずれかに記載の画像形成装置。

【請求項 6】 上記暗号キー圧縮伸長処理手段として、画像データの圧縮伸長処理を行なう画像圧縮伸長処理手段を適用することを特徴とする請求項 5 に記載の画像形成装置。

【発明の詳細な説明】

【0001】**【発明の属する技術分野】**

本発明は、画像形成装置に関し、入力したデータを蓄積する蓄積手段を有する画像形成装置に適用しうる。

【0002】**【従来の技術】**

例えば、複写機等は、入力したデータを複写機内の大容量蓄積装置（HDD）に蓄積し、蓄積手段から蓄積データを取り出し、その蓄積データに基づいて用紙等に複写して出力する。

【0003】

そのため、蓄積手段には入力したデータそのものが蓄積されており、例えば、蓄積手段を盗み出した後に、他の装置等を駆使して蓄積されているデータが悪意に取り出されうというセキュリティーの問題がある。特に、機密文書についての機密文書の漏洩が問題とされる。

【0004】

従来、このような問題を解決するために、次のような手段を行なうことにより機密文書の漏洩を防止していた。

【0005】

まず、最初の機密文書漏洩防止手段は、例えば、特定の機密文書について、複写機による複写を禁止することで、機密文書の漏洩を防止していた。

【0006】

次に、また例えば、複写機による文書の複写を許可複写機による文書の複写を行なう場合、複写を許可されたユーザにのみパスワード等を付与し、そのパスワード等に基づいてユーザ認証を行なうことにより、許可されたユーザ以外の者による複写により、複写機内に蓄積された画像情報をアクセスできないようにして、情報の漏洩を防止していた。

【0007】**【特許文献1】**

特開 2002-50956 号公報

【 0 0 0 8 】

【特許文献 2】

特開 2 0 0 1 - 3 2 5 1 5 3 号公報

【 0 0 0 9 】

【発明が解決しようとする課題】

しかしながら、上述した機密文書漏洩防止手段によると、それぞれ次のような問題がある。

【 0 0 1 0 】

上述した最初の機密文書漏洩防止手段の場合、特定の機密文書の複写を禁止することにより、社内の人間の手による機密文書の複製品が、社外に漏洩することを防げるが、社内での使用においては、複写機の本来の機能を制限することになり、利便性を損なう。

【 0 0 1 1 】

また、次の機密文書漏洩防止手段は、パスワード等を使用するユーザ認証については、複写機が通電中は、ユーザ認証プログラムが動作しているため、不正アクセスを防止できるが、複写機が電源 OFF 中に、内部の蓄積装置（HDD）のみ取り外して、他の装置（例えばパソコン）に、その HDD を接続して、内部情報の解析をされた場合、認証プログラムが効かないため、内部情報は容易に解読される可能性がある。

【 0 0 1 2 】

ところで、例えば、ファクシミリ等のネットワークを利用する情報通信の分野において、情報通信を行なう場合、伝送路上での情報の漏洩を防ぐため、情報を暗号化して送信することが行われている。

【 0 0 1 3 】

この際に利用される一般的な暗号化方式は、送信側及び受信側で共通の暗号キーを予め決定しておき、送信側では、暗号キーに基づいて伝送に係る情報を暗号化して伝送路に出力し、受信側では、受信した信号を、暗号キーに基づいて復元する。このようにすることで、伝送路上には、暗号キーは送信されず、また、暗号情報が不正に漏洩しても解読することができない。

【0014】

そのため、入力した画像データに対して暗号キーを使用して暗号化した画像データを蓄積することにより、文書の漏洩を防止しうる画像形成装置を提供する。

【0015】**【課題を解決するための手段】**

かかる課題を解決するために、本発明の画像形成装置は、入力された画像データに基づいて画像形成する画像形成装置において、入力された画像データを画像蓄積手段に蓄積する際には常時、その画像データに対して暗号キーを使用して暗号化すると共に、画像蓄積手段に蓄積されている暗号化された画像データを読み出す際は、その暗号化された画像データを復元する暗号化・復元手段を備えることを特徴とする。

【0016】**【発明の実施の形態】****(A) 第1の実施形態**

以下では、本発明の画像形成装置の第1の実施形態について図面を参照して説明する。

【0017】

なお、本実施形態は、画像形成装置の一例としてデジタル複写装置（DPPC）を例に挙げて説明するが、入力された画像を蓄積する蓄積手段を有する画像形成装置（例えば、プリンタ、ファクシミリ、複合機等）に広く適用できる。

【0018】**(A-1) 第1の実施形態の構成**

図1は、本実施形態に係るデジタル複写装置の構成ブロックの概略を示すものである。

【0019】

本実施形態に係る画像形成記憶装置は、装置全体を制御するシステム制御部1と、原稿をデジタル信号に変換してデジタル信号の画像データを出力するスキャナサブシステム2と、デジタル信号の画像データに基づいて画像を用紙に印刷して出力するプリンタサブシステム4と、用紙ジャム等の画像形成装置の状態を表

示したり、ユーザが複写を行うときの各種パラメータや動作モードを入力する制御パネル 7 とを備えるものである。

【0020】

スキャナサブシステム 2、プリンタサブシステム 4 及び制御パネル 7 は、それぞれ CPU 203、43 及び 74 を搭載しており、これら CPU 203、43 及び 74 は、全体の制御を行うシステム制御部 1 のシステム CPU 10 とそれぞれシリアル I/F を介して制御情報を送受信し各ブロックの制御を行なう。

【0021】

システム制御部 1 は、図 1 に示すように、システム制御回路 5 と、複数の画像データを蓄積できる HDD ブロック 80 との 2 つの基板構成を有するものである。つまり、それぞれ別のユニットから構成されている。

【0022】

システム制御回路 5 は、システム CPU 10 と、メインメモリ 12 と、ROM 11 と、NVRAM 14 と、ページメモリ制御回路 30 と、LAN コントローラ 60 とを有するものである。

【0023】

なお、システム CPU 10 と、メインメモリ 12 と、ROM 11 と、NVRAM 14 とは、ローカルバス 15 を介して接続されている。また、システム CPU 10 と、HDD ブロック 80 と、ページメモリ制御回路 30 と、LAN コントローラ 60 とは、システムバス 9 を介して接続されている。

【0024】

以下では、システム制御回路 5 の内部構成のそれぞれについて説明する。

【0025】

システム CPU 10 は、装置全体を制御するものである。システム CPU 10 の詳細な内部構成については後述する。

【0026】

ROM 11 は、装置全体を制御する制御プログラムを記憶するものである。ROM 11 は、電源オン時に所定の規則に従って、システム CPU 10 により記憶している制御プログラムが読み出され、当該制御プログラムによりブート処理が

なされる。

【0027】

メインメモリ12は、揮発性のDRAMで構成されており、電源オン時に、システムCPU10がROM11からロードした制御プログラムを、所定の領域に記憶するものである。また、メインメモリ12は、電源オン中に、記憶した制御プログラムを動作するものである。また、メインメモリ12は、画像データの暗号化又は復元に使用する暗号キーの暗号化処理を行なう場合（この暗号キーの暗号化処理については後述する）、所定の乱数発生関数に従って発生させた乱数を暗号キーとして記憶するものである。

【0028】

NVRAM14は、マシン毎の設定値を格納するバッテリーでバックアップするものである。また、NVRAM14は、メインメモリ12で一時的に記憶した乱数を、特定の領域に記憶するものである。

【0029】

ページメモリ制御回路30は、画像データ（デジタル信号）を一時的にページ単位で記憶するものである。ページメモリ制御回路30は、画像データをページ毎に一時的に記憶するページメモリ300と、このページメモリ300を制御するページメモリ制御部301とを有する。また、ページメモリ制御回路30は、要求に応じて、後述する画像データの圧縮処理及び圧縮された画像データの伸長処理が行なうものである。なお、ページメモリ301の内部構成については後述する。

【0030】

LANコントローラ60は、図示しないネットワーク上に接続された端末（例えば、パソコン等）と画像形成記憶装置との間での、画像データの送受信をインタフェースするものである。

【0031】

次に、HDDブロック80の内部構成について説明する。

【0032】

HDDブロック80は、大容量蓄積装置（以下HDDと呼ぶ）830と、暗号

・復元化回路810と、暗号キーメモリ820と、IDEコントローラ800とを有するものである。

【0033】

HDD830は、暗号化回路810により暗号化された複数の画像データを蓄積するものである。

【0034】

暗号・復元化回路810は、IDEコントローラ800を介してページメモリ制御回路30により圧縮処理が行なわれた画像データを受け取り、その圧縮された画像データを暗号キーに基づいて暗号化して、暗号化した画像データをHDD830に蓄積するものである。また、暗号・復元化回路810は、HDD830に蓄積されている暗号化された画像データを読み出し、その暗号化された画像データを暗号キーに基づいて復元して、復元した画像データ（すなわち、元の圧縮された画像データ）をIDEコントローラに与えるものである。

【0035】

ここで、暗号・復元化回路810が行なう暗号化方式は、暗号キーを使用して行なう暗号・復元化方式であれば広く適用できる。

【0036】

暗号キーメモリ820は、画像データの暗号化及び復元化に使用する暗号キーを記憶する揮発性のメモリである。暗号・復元化回路810による画像データの暗号化及び復元化処理の際に、暗号キーメモリ820に記憶されている暗号キーは、暗号・復元化回路810により読み出される。

【0037】

IDEコントローラ800は、システムバス9と、HDD830と、暗号化回路810と、暗号キーメモリ820と、システムバス9とのインタフェースである。IDEコントローラ800は、システムバス9を介して、ページメモリ制御回路30から圧縮処理された画像データを受け取り、暗号・復元化回路810に与えるものである。また、IDEコントローラ800は、暗号・復元化回路810により復元された画像データを、システムバス9を介して、ページ制御回路30に与えるものである。

【0038】

次に、上述したシステム制御回路 5 のシステム CPU 10 の内部構成について説明する。図 2 は、システム CPU 10 の内部構成ブロック図を示したものである。

【0039】

図 2 に示すように、システム CPU 10 は、ROM 11 の制御プログラムを実行する CPU コア 100 と、ローカルバス 15 上のメインメモリ 12 (SDRAM) の制御を行う DRAM コントローラ 101 と、同じくローカルバス 15 上の ROM 11 及び NVRAM 14 を制御する ROM コントローラ 102 と、ローカルバス 15 と SDRAM コントローラ 101 と ROM コントローラ 102 とをインタフェースするローカルバス I/F 103 と、装置上の各ブロックから割り込みを入力し、所定の優先度順位に基づいて唯一の割り込みを CPU コア 100 に通知する割り込みコントローラ 104 と、スキャナ CPU 203 とプリンタ CPU 43 と制御パネル CPU 74 と CPU コア 100 とが通信するためのインタフェースをする 3 チャンネルのシリアル I/O (SIO) 105 と、システムバス 9 上の各ブロックとシステム制御部 1 上の各ブロックとをインタフェースするシステムバスコントローラ 106 と、タイマー 107 と、CPU コア 100 とこれらシステム CPU 10 の各ブロック (DRAM コントローラ 101、ROM コントローラ 102、割り込みコントローラ 104、3 チャンネルのシリアル I/O (SIO) 105、システムバスコントローラ 106、タイマー 107) とを接続する内部バス 108 とを有するものである。

【0040】

次に、上述したページメモリ制御回路 30 のページメモリ制御部 301 の内部構成について説明する。図 3 は、ページメモリ制御部 301 の内部構成を示すものである。

【0041】

図 3 に示すように、ページメモリ制御部 301 は、内部の各ブロックとシステムバス 9 とのインタフェースを行うシステムバスインタフェース (システムバス I/F) 32 と、LCD コントローラ 33 と、LED コントローラ 34 と、ページ

メモリ 300 を制御し、かつ、ページメモリ 300 とシステムバス 9 上の後述するデバイスとスキャナ画像 I F 9 2 を介して接続されたスキャナサブユニット 2 とプリンタ画像 I F 9 1 を介して接続されたプリンタサブユニット 4 との間で画像データの転送を制御する P M - C O N 3 5 を有するものである。

【0042】

P M - C O N 3 5 は、ページメモリ 300 をアクセスするデバイスからのアクセス要求を所定の優先度順位で調停し、順次アクセス要求に基づいてページメモリ 300 をアクセスする。

【0043】

このページメモリ 300 をアクセスするデバイスとしては、スキャナ画像 I F 9 2 を介して画像データをページメモリ 300 へ書き込むスキャナイメージプロセッシング部 202、プリンタ画像 I F 9 1 を介してページメモリ 300 上の画像データを読み出すプリンタイメージプロセッシング部 41、システム C P U 10、L C D コントローラ 33、ページメモリ 300 上の画像データを H D D 830 へ蓄積したり又は H D D 830 に蓄積された画像データをページメモリ 300 へ戻したりする I D E コントローラ 800 がある。

【0044】

また、ページメモリ 300 は、画像データを一時的に記憶する領域の他に、L C D 70 に表示するための表示データを記憶する表示データ領域が設けられており、L C D コントローラ 33 は、周期的に表示データ領域に記憶されている表示データを読み出し、制御パネル 7 上の L C D 70 が出力する同期信号に同期して、表示データを L C D 70 へ出力する。L C D 70 は、表示データを順次表示する。

【0045】

次に、ページメモリ 300 の P M - C O M 3 5 の内部構成について説明する。
図 4 は、P M - C O M 3 5 の内部構成を示した構成図である。

【0046】

P M - C O M 3 5 は、ページメモリ 300 と他の処理ブロックとのデータ転送をインタフェースする転送チャンネルと、データ処理ブロック（圧縮処理 3530

及び伸長処理 3531) と、回転処理 3532 と、各転送チャンネル毎にページメモリ 30 のアドレスを発生するアドレス発生部と、PDRAM 制御部 36 とを有するものである。

【0047】

転送チャンネルは、スキャナ IF 3501 と、プリンタ IF 3509 と、HDD 転送 (ch0) 3504 と、HDD (ch1) 3506 と、圧縮 (入力) 3502 と、圧縮 (出力) 3503 と、伸長 (入力) 3507 と、伸長 (出力) 3508 と、メモリクリア 3510 と、CPU IF 3511 と、LCD IF 3512 とを有する。

【0048】

また、アドレス発生部は、AGC (ch0) 3520 と、AGC (ch1) 3521 と、AGC (ch2) 3522 と、AGC (ch3) 3523 と、AGC (ch4) 3524 と、AGC (ch5) 3525 と、FIFO (ch1-A) 3526 と、FIFO (ch1-B) 3527 と、FIFO (ch0-A) 3528 と、FIFO (ch0-B) 3529 とを有する。

【0049】

なお、図 4 の PM-COM 35 の各構成要件の機能については、後述する動作の説明において詳細に説明する。

【0050】

図 1 に戻り、スキャナサブシステム 2 は、少なくとも、原稿を所定のタイミングで搬送する図示しない原稿搬送部と、原稿搬送に同期して、原稿をライン単位で、光学的に読み取り電気信号に変換する CCD 201 と、CCD 201 が出力する電気信号を所定の画素 (例えば 8 bit/画素) に変換し、文字モード、文字写真モード、写真モード等指定された画像モードに適した画像処理を実行した後、1 bit/画素のデータに階調処理し、所定のタイミングで画像データをスキャナ画像 IF 92 を介して、ページメモリ制御部 3 へ出力するスキャナイメージプロセッシング部 202 と、スキャナサブユニット 2 を制御するスキャナ CPU 203 等を有するものである。

【0051】

プリンタサブシステム 4 は、少なくとも、ページメモリ 300 に一時的に記憶された画像データを、プリンタ画像 I F 9 1 を介して、所定のタイミングで読み出し、指定されたモードで画像処理するプリンタイメージプロセッシング部 4 1 と、プリンタイメージプロセッシング部 4 1 からの画像データを光信号に変換するレーザドライブ回路 4 2 と、レーザドライブ回路 4 2 の光信号に基づいて、静電記録方式により、像を形成し、所定の用紙に転写して出力する図示しない像形成部と、プリンタサブシステム 4 を制御するプリンタ C P U 4 3 等を有するものである。

【0052】

制御パネル 7 は、マシンの状態を表示したり又は各種パラメータの情報を表示する L C D 7 0 と、L C D 7 0 上に配置されるタッチパネル 7 1 と、テンキー (K e y) 7 2 と、複数の L E D 部 7 3 と、これら制御パネル 7 の各構成を制御するパネル C P U 7 4 とを有するものである。

【0053】

本実施形態では、入力手段として、タッチパネル 7 1 及び K e y 7 2 を備えるものとしたが、ユーザにより入力操作されるものであれば広く適用できる。

【0054】

(A-2) 第 1 の実施形態の動作

以下では、第 1 の実施形態の画像形成装置の動作について図面を参照して説明する。

【0055】

まず、図 4 を参照して、複写シーケンスについて説明する。

【0056】

スキャナ I F 3 5 0 1 は、スキャナサブシステム 2 から画像データ (例えば 8 画素単位の画像データ) を、スキャナサブシステム 2 から出力される同期信号に同期して内部に取り込み、ページメモリ 300 とのデータ転送単位 (例えば 3 2 画素分) のデータが取り込まれた時点で、P D R A M 制御部 3 6 に対して転送リクエストを出力する。

【0057】

スキャナ I F 3 5 0 1 は、P D R A M 制御部 3 6 から出力されるデータ転送許可信号に同期して、画像データと、スキャナ転送チャンネルに対応したアドレス発生チャンネル A G C (c h 0) 3 5 2 0 が発生するアドレスとを P D R A M 制御部 3 6 に出力する。

【0058】

P D R A M 制御部 3 6 は、各転送チャンネルの転送リクエストを調停し、ラウンドロビン等の優先順位により、転送許可チャンネルを決定する。

【0059】

転送チャンネルからページメモリ 3 0 0 への W r i t e 処理の場合、P D R A M 制御部 3 6 は、まず、転送を許可した転送チャンネルに転送許可信号を出力し、この信号に同期して出力された転送チャンネルからの画像データ及びアドレスを受け取る。

【0060】

次に、P D R A M 制御部 3 6 は、受け取ったアドレスを、ページメモリ 3 0 0 を構成する S D R A M に対応したアドレスに変換し、同じく S D R A M に対応した制御信号を発生させ、アドレスに対応した領域に、前記受け取った画像データを書き込む。

【0061】

アドレス発生部 (A G C (c h 0) 3 5 2 0 、 A G C (c h 1) 3 5 2 1 、 A G C (c h 2) 3 5 2 2 、 A G C (c h 3) 3 5 2 3 、 A G C (c h 4) 3 5 2 4 、 A G C (c h 5) 3 5 2 5) は、原稿あるいは用紙に対応した 2 次元のアドレスを発生させることができ、主走査アドレスカウンタ及び副走査アドレスカウンタの 2 つのカウンタで構成される。

【0062】

主走査アドレスカウンタは、対応する転送チャンネルのアクセスが P D R A M 制御部 3 6 に許可され、アクセスが終了する毎に、カウントアップする。そして、主走査アドレスカウンタが、原稿あるいは用紙の所定の設定値に達したときに、副走査アドレスカウンタがカウントアップされ、主走査アドレスカウンタは、クリアされる。

【0063】

このような処理を繰り返し行ない、副走査アドレスカウンタ及び主走査アドレスカウンタの両方が、原稿あるいは用紙の所定の設定値に達したとき、1ページの転送が完了したことになり、副走査アドレスカウンタ及び主走査アドレスカウンタをクリアし、同時に、1ページのアクセスを完了したことを、ページメモリ終了割込み1201を介してシステムCPU10へ通知する。

【0064】

この結果、スキャンサブシステム2により読み取られた画像データは、ページメモリ300上に記憶される。

【0065】

次に、ページメモリ300上に記憶された画像データの圧縮処理について説明する。

【0066】

圧縮処理部3530からの入力要求に応じて圧縮（入力）チャンネル3502から、PDRAM制御部36に対してリクエストが出力されると、ページメモリ300上の画像データが読み出され、画像データが圧縮処理部3530に与えられる。

【0067】

このとき、使用するアドレス発生部AGC（ch1）3521の設定は、スキャナサブシステム2からの画像データを受け取る際に使用したアドレス発生部AGC（ch0）3520と同等の設定がされるため、スキャナサブシステム2から転送されてページメモリ300に記憶された画像データが、圧縮処理部3530で圧縮される。

【0068】

圧縮処理部3530により圧縮処理された画像データ（以下、圧縮データともいう）が、ページメモリ300に出力可能（すなわち、ページメモリ300に書き込む単位（例えば32bit）の圧縮データが存在）であれば、圧縮処理部3530から圧縮（出力）チャンネル3503に対してデータ出力要求が出力され、圧縮出力チャンネル3503は、スキャナチャンネル3501と同様の方法で、ペー

メモリ 300 へ圧縮データを書き込む。

【0069】

アドレス発生部 (FIFO (ch1-A) 3528、FIFO (ch1-B) 3529、FIFO (ch0-A) 3526、FIFO (ch0-B) 3527) は、それぞれ1次元のアドレス発生チャンネルで、初期アドレスと最終アドレスとを設定するレジスタ (図示しない) と、初期アドレスからアクセス毎にアドレスをカウントアップし、最終アドレスに達した場合に、初期アドレスをロードし、再度初期アドレスからカウントアップするループカウンタ (図示しない) とを有する。

【0070】

また、FIFO (ch1-A) 3528とFIFO (ch1-B) 3529、及び、FIFO (ch0-A) 3526とFIFO (ch0-B) 3527は、それぞれ1対となり、2チャンネル (ch0, ch1) のFIFOカウンタ動作を実行する。

【0071】

ここで、FIFOカウンタ動作とは、ページメモリ 300 の読み出し動作がページメモリ 300 の書込み動作を追い越さない様に調整をするための動作をいい、例えば、ch0におけるFIFOカウンタ動作を例に挙げて説明すると、FIFO (ch0-A) 3526がページメモリ 300 への書込み動作を行ない、FIFO (ch0-B) 3527が読み出し動作を行なう場合、FIFO (ch0-B) 3527によるページメモリ 300 の読み出しが、FIFO (ch0-A) 3526による書込みを追い越さないよう、FIFO (ch0-B) 3527のカウンタ値が、FIFO (ch0-A) 3526のカウンタ値と同等になった場合に、FIFO (ch0-B) 3527の読み出しアクセスを待機させる動作を行なう。

【0072】

また、この場合、書込み動作をするFIFO (ch0-A) 3526は、両者のカウンタ値の差分を監視しており、カウンタ値の差分が「最終アドレス-初期アドレス」に等しい場合は、読み出し動作をするFIFO (ch0-B) 352

7がデータの読み出しを行う前に、F I F O (c h 0 - A) 3 5 2 6がデータを上書きしてしまい、データが消滅してしまうため、これを回避するために、F I F O (c h 0 - A) 3 5 2 6の要求を待機させる動作を行なう。

【0073】

これにより、圧縮処理部3530により圧縮処理された圧縮データのみを、読み出し側であるF I F O (c h 0 - B) 3 5 2 7は、ページメモリ300から読み出すことができる。

【0074】

HDD転送チャネル3504及び3506は、HDD830とページメモリ300間のデータ転送をインタフェースするものであり、HDD(c h 0)3504は、圧縮データを入力可能であれば、転送リクエストをP D R A M制御部36に出力し、ページメモリ300から圧縮データを取り込む。

【0075】

HDD(c h 0)3504に圧縮データが取り込まれると、I D Eコントローラ800はシステムバス9の制御権を獲得し、HDD(c h 0)3504内の圧縮データが、システムバス9を介して、暗号化回路810に出力される。

【0076】

暗号化回路810において、HDD(c h 0)3504からの圧縮データは、電源オン時に、予め暗号キーメモリ820に記憶されている暗号キーに基づいて暗号化処理が行なわれる。

【0077】

ここで、暗号化の方式は、データ通信で一般的に利用されているD E S (D a t a E n c r y p t i o n S t a n d a r d)を使用する。暗号化方式は、これに限定されることなく、暗号化したデータ復元しうる可逆性を有する暗号化方式であれば広く適用できる。

【0078】

暗号化された暗号コード(暗号化された画像データ)は、暗号化回路810により、HDD830へ書込みまれる。

【0079】

このような処理を繰り返し行なうことで、1 ページの圧縮処理が完了することで圧縮処理動作を終了する。

【0080】

次に、HDD 8 3 0 に書込まれた暗号コードの伸長印刷動作について説明する。この暗号コードの伸長印刷動作は、上記の圧縮処理動作と逆の順で動作する。

【0081】

まず、HDD 8 3 0 内から該当する圧縮及び暗号化された画像データ（暗号コード）が、暗号化回路 8 1 0 により読み出され、暗号キーメモリ 8 2 0 に記憶されている暗号キーに基づいて、暗号化回路 8 1 0 により暗号コードが解読され、元の圧縮データに復元され、その復元した圧縮データが IDE コントローラ 8 0 0 に与えられる。

【0082】

IDE コントローラ 8 0 0 はシステム CPU 1 0 に転送リクエストを出力してシステムバス 9 を獲得し、転送許可期間に、暗号化回路 8 1 0 からの圧縮データは、システムバス 9 を介して、PM-CON 3 5 内の HDD (c h 1) 3 5 0 6 に転送される

ここで、システム CPU 1 0 内のシステムバスコントローラ 1 0 6 では、システムバス 9 上の各デバイスからの転送リクエストを調停し、IDE コントローラ 8 0 0 の順番になったところで、IDE コントローラ 8 0 0 に転送を許可する。

【0083】

HDD (c h 1) 3 5 0 6 は、データ入力可能であれば、IDE コントローラ 8 0 0 からの転送リクエストに応じて、HDD 8 3 0 から圧縮データを取り込む。HDD (c h 1) 3 5 0 6 内に、上記処理で入力されたデータが存在する場合は、PDRAM 制御部 3 6 に転送リクエストを出力し、ページメモリ 3 0 0 に圧縮データを W r i t e する。

【0084】

伸長（入力）チャンネル 3 5 0 7 は、チャンネル内にデータ取り込み可能であれば、PDRAM 制御部 3 6 に対してリクエストを出力し、HDD (c h 1) 3 5 0 6 によってページメモリ 3 0 0 内に取り込まれた HDD 8 3 0 からの圧縮データ

をページメモリ 300 から読み出し、伸長処理部 3531 へ圧縮データを転送する。

【0085】

伸長処理部 3531 は、この圧縮データを所定のアルゴリズムで伸長処理する。

【0086】

伸長処理部 3531 は、伸長処理後の伸長データが出力可能であれば、伸長（出力）3508 に対してリクエストを出力し、伸長データを伸長（出力）3508 に与える。

【0087】

伸長（出力）3508 は、PDRAM 制御部 36 に対してリクエストを出力し、受け取った伸長データをページメモリ 300 へ書き込む。

【0088】

このような処理を繰り返し行なうことで、1 ページの伸長処理が完了することで伸長処理動作を終了する。

【0089】

そして、プリンタ I F 3509 は、回転印刷指示がない場合は、ページメモリ 300 上の印刷領域に記憶された画像データを、AGC (ch2) 3522 を使用して読み出し、回転印刷要求がある場合は、回転処理部 3532 にて回転処理した後、プリンタサブシステム 4 へ、プリンタサブシステム 4 が出力する同期信号に同期して、画像データを出力する。

【0090】

次に、本実施形態の画像形成装置のブートシーケンスについて、図 6 及び図 7 を参照して説明する。

【0091】

図 6 にシステム CPU 10 のメモリマップと、ブート ROM 11 の内部のメモリ内容を示す。また、図 7 は、ブートプログラムの処理シーケンスを示す。

【0092】

電源オン時、システム CPU 10 は、図 6 のメモリマップ上のブートプログラ

ムが格納されている I 番地からアクセスを開始する。

【0093】

まず、システム CPU 10 は、図 2 に示したシステム CPU 10 内部の各ブロックの初期化を行なう (S 21)。

【0094】

OS 部、アプリケーション部、表示データを順次 ROM 11 から読み出し、これらをメインメモリ 12 上の所定の領域にコピーする (S 22 ~ S 24)。

【0095】

システム CPU 10 は、メインメモリ 12 上にコピーしたアプリケーションプログラムからメインタスクを起動してブート処理が完了する (S 25)。

【0096】

次に、本実施形態の画像形成装置の動作に係るソフトウェア構成について図 5 を参照して説明する。図 5 は、画像形成装置の動作に係るソフトウェア構成を示す。なお、図 5 に示すライブラリ層及びドライバ層は、図 6 の ROM 11 の OS 部に属する。

【0097】

上述したブート処理により起動されたメインタスクは、アプリケーションタスクを起動する。

【0098】

メインタスクが起動するアプリケーションタスクとしては、コピー処理を制御する複写アプリと、ネットワークに接続された端末 (例えばパソコン等) からの印刷要求に応じて印刷動作を制御する LAN プリンタ用印刷アプリと、制御パネル 7 を介してユーザとのインタフェースを制御する各種ユーザインタフェース (UI)、調整モードでマシンを起動したときに動作する自己診断アプリとがある。

【0099】

ユーザインタフェース (UI) としては、ジャムが発生した場合にジャム箇所を LCD に表示する等マシンの状態を、LCD を介してユーザに通知するマシン UI がある。

【0100】

コピーUI、PrinterUIは、それぞれ、複写動作、LAN-Printer動作時のパラメータ等をユーザが設定するときのインタフェースを提供したり、複写動作、LAN-Printer動作の各動作状態をユーザに通知する制御を行なう。

【0101】

Windows（登録商標）Systemは、各UIからの表示情報をマルチウィンドウ制御し、LCDへの表示管理を行う。

【0102】

自己診断モードで起動した場合に動作する自己診断アプリは、マシン固有の調整値を設定するもので、代表的なものにスキャナのシェーディング補正值がある。

【0103】

本実施形態では、暗号キーの入力及び暗号キーについて乱数を発生させて暗号化して、NVRAM14の一領域に暗号キーと乱数とを記憶する処理を、自己診断モードのひとつの機能として実行する。

【0104】

次に、自己診断モードにおける暗号キーの暗号化、暗号化された暗号キーと乱数とのNVRAM14への記憶、通常動作モードにおける暗号キーのNVRAM14からの読み出し、及び、暗号キーメモリ820へ暗号キーを記憶する処理について図8を参照して説明する。図8は、マシンの制御プログラムの概略フローである。

【0105】

マシンの電源がオンされると、上述したブート処理が行われる（S1）。

【0106】

ブート処理の中で、図1に示すシステム制御部1及び制御パネル7の内部の初期設定を行う（S2）。

【0107】

ブート処理の後、制御プログラムがメインメモリ12上で動作するようになっ

たところで、メインタスクにキー入力があるか否かを確認する（S3）。

【0108】

このとき、電源オンのときに、何もキーが押されていない状態ならば、通常の動作モードで動作するよう移行し、キーが押されている状態ならば、自己診断モードに移行する（S4）。

【0109】

例えば、自己診断モードに移行するために押下する特定キーが予め決められており、例えば、その特定キーが「1」と「9」との同時押下である場合、電源オンのときに、ユーザにより Key 72 の数字キー「1」及び「9」が同時に押された状態である場合、自己診断モードへ移行する（S5）。

【0110】

自己診断モードでは、自己診断モードの画面表示を LCD 70 に表示し、自己診断機能の番号を入力するよう表示して待機状態となる。

【0111】

暗号キーの暗号化処理以外の機能番号が入力された場合は、入力された機能番号に基づいて決められた自己診断機能が実行される（S10）。

【0112】

例えば、暗号キー暗号化処理の番号を「123」とした場合、ユーザにより「123」が入力された場合、暗号キー暗号化処理へ移行する（S6）。

【0113】

まず、暗号キーを Key 72 から入力するよう LCD 70 へ表示する。ユーザが暗号キーを入力したところで、暗号キーコードを一旦メインメモリ 12 に記憶しておき、ソフト的に用意された乱数発生関数により、乱数を発生させ、その乱数もメインメモリ 12 に一旦記憶する（S7）。

【0114】

次に、暗号キーコードを、乱数を暗号キーとして、暗号化を行う（S8）。

【0115】

このときの暗号化方式は、上述した DES を使用し、ソフト的にシステム CPU 10 が実行する。

【0116】

次に、暗号化された暗号キーと乱数とを、不揮発性のメモリである NVRAM 14 の予め定めておいた特定の領域に記憶させる (S 9)。

【0117】

最後に、暗号キーコードの記憶が完了したことを、LCD 70 に表示してユーザに通知し、同時に、電源 OFF するよう、同じく LCD 70 に表示してユーザに通知する (S 11)。

【0118】

この指示に基づき、ユーザが電源 OFF したところで、本処理が完了する (S 12)。

【0119】

電源 ON 時、ユーザが KEY 72 の如何なるキーも押していなければ、前記ブート処理の後、通常モードに移行する (S 4 に戻る)。

【0120】

まず、通常モードでは、システム CPU 10 は、スキャナサブユニット 2 およびプリンタサブユニット 4 に対して初期化を行うようコマンドを発行する (S 13)。

【0121】

次に、システム CPU 10 は、NVRAM 14 に記憶されている、前記暗号化された暗号キーおよび、前記乱数を読み出し (S 14)、乱数をキーとして、暗号キーを解読する (S 15)。

【0122】

次に、システム CPU 10 は、解読した結果の暗号キーを、システムバス 9 を介して、揮発性の暗号キーメモリ 820 へセットする (S 16)。

【0123】

次に、システム CPU 10 は、スキャナサブユニット 2 及びプリンタサブユニット 4 からの初期化完了 (終了) を待ち、完了 (終了) 通知がきたところで、かつ、他のブロックが ready 状態であることを確認し、LCD 70 に「ready」状態であることを表示し、要求待ち状態で待機する (S 17 及び S 18)

。

【0124】

ユーザがkey 72の複写開始keyを押した場合、複写要求があったとして、システムCPU10は、前記した複写シーケンスを実行し、処理が完了したところで、待機状態となる(19)。

【0125】

要求待ち状態で、電源がOFFされた場合は(S20)、電源OFF処理を実行して、マシンの電源がOFFする(S11)。

【0126】

制御パネル7からのKey入力は、パネルCPU74が、周期的にタッチパネル71およびKey 72をチェックし、チェックしたときにキーが押されていた場合に、パネルCPU74は、押されていたキーに対応するコードを、シリアルIF1100を介して、システムCPU10に送信する。

【0127】

システムCPU10内のシリアルI/O(SIO)105が送信されたコードデータを受信し、受信したコードがあることを割込みコントローラ104を介して、CPUコア100に通知する。

【0128】

CPUコア100は、SIO105より受信データを読み出すことにより、押されたキーを認識する。

【0129】

(A-3) 第1の実施形態の効果

以上、本実施形態によれば、暗号・復元化回路810を備えることにより、暗号キーに基づいて暗号化した画像データをHDD830に蓄積することで、HDD830が盗難されても、暗号化されたデータの解読が必要となるので簡単なデータの漏洩を防止できる。

【0130】

また、HDD及びその周辺制御回路基板とは別の異なる回路基板上の不揮発性メモリであるNVRAM14を備え、このNVRAM14に暗号化に使用した暗

号キーを記憶させることにより、HDD及びその周辺制御回路のみ盗難されたとしても、暗号キー自体の盗難を防止することができるので、暗号化されたデータの解読をすることが困難にすることができる。

【0131】

さらに、不揮発性メモリであるNVRAM14に記憶されている暗号キーコードは、同じNVRAM14の別領域に記憶されている、予めマシン出荷時に乱数発生させて得られた乱数コードに基づいて暗号化されているため、HDDと同時にNVRAM14が盗難に遭い、NVRAM14の蓄積データから暗号キーを解読することは困難である。

【0132】

(B) 第2の実施形態

第2の実施形態は、画像データの暗号化に使用される暗号キーについて、所定の圧縮処理を施し、その圧縮処理をした暗号キー（圧縮暗号キー）をNVRAMに記憶する点が、第1の実施形態と異なる。

【0133】

従って、以下では、システム制御回路5について詳細に説明し、他の構成要件の詳細な機能説明については省略する。また、第2の実施形態では、図1の構成要件及び符号をそのまま利用して説明する。

【0134】

(B-1) 第2の実施形態の構成及び動作

図9は、第2の実施形態の動作を示すフローチャートである。

【0135】

図9において、電源オン（S1）からKey入力確認に基づいて通常モードであるか自己診断モードであるか否かの判断（S4）までの動作は、第1の実施形態と同様である（S1～S4）。なお、本実施形態では、暗号キーの圧縮処理が自己診断モードのひとつの機能として実行するものとする。

【0136】

自己診断モードに移行し、ユーザにより暗号キーの圧縮処理の機能番号が入力されると、圧縮化モードに移行する（S91）。

【0137】

まず、初めに、ユーザにより K e y 7 2 を介して暗号キーが入力され、その入力された暗号キーは、一時的に暗号キーを記憶する（S 9 2）。

【0138】

次に、その暗号キーがページメモリ制御部 3 5 の圧縮処理部 3 5 3 0 に与えられ、暗号キーは圧縮処理部 3 5 3 0 により圧縮処理が行われる（S 9 3）。

【0139】

ここで、暗号キーの圧縮処理方式は、例えば、次のようにして行われる。

【0140】

圧縮処理部 3 5 3 0 に暗号キーが与えられると、暗号キーのビット数が圧縮処理が可能となる領域の単位ビット数になるように調整される。例えば、暗号キーのビット数が圧縮処理が可能となる領域の単位ビット数より小さい場合、暗号キーをその圧縮処理領域の先頭部に位置させ、残りの領域に「オール 0（又はオール 1）」を挿入することにより、暗号キーが圧縮処理領域の単位に調整される。

【0141】

そして、圧縮処理領域の単位に調整されると、圧縮処理部 3 5 3 0 により圧縮処理が行なわれる。本実施形態の暗号キーの圧縮処理方式は、画像データの圧縮処理に使用される方式をそのまま使用するものとして説明するが、圧縮処理と伸長処理とが可逆的であれば、どのような方式であってもよい。

【0142】

このようにして圧縮処理部 3 5 3 0 により圧縮化された暗号キー（圧縮化暗号キー）は、N V R A M 1 4 に与えられ、N V R A M 1 4 の所定の領域に記憶される（S 9 4）。

【0143】

これ以降の動作は、第1の実施形態と同様なので説明を省略する。

【0144】

次に、電源 ON 時の K e y 入力の確認に基づいて、通常動作モードであると判断されると、以下に示すように、N V R A M 1 4 に記憶されている圧縮化暗号キーの伸長処理が行なわれる。

【0 1 4 5】

通常モードに移行し、スキャナサブシステム 2 及びプリンタサブシステム 4 の初期化を進めるため、コマンドが与えられる（S 1 3）。

【0 1 4 6】

次に、システム CPU 1 0 の指令により、N V R A M 1 4 に記憶されている圧縮化暗号キーが、ページメモリ制御部 3 0 1 に与えられ、伸長処理部 3 5 3 1 により、圧縮化暗号キーの伸長処理が行なわれる（S 9 5）。

【0 1 4 7】

この伸長処理方式は、第 1 の実施形態において画像データの伸長処理と同様の方式によりなされ、伸長（入力）チャンネル 3 5 0 7 が、チャンネル内にデータ取り込み可能であれば、P D R A M 制御部 3 6 にリクエストをして、ページメモリ 3 0 0 から圧縮化暗号キーのデータを、伸長処理部 3 5 6 1 に与える。

【0 1 4 8】

これ以降の動作は、第 1 の実施形態と同様なので説明を省略する。

【0 1 4 9】

（B - 2）第 2 の実施形態の効果

以上、第 2 の実施形態によれば、第 1 の実施形態と同様の効果を奏する。

【0 1 5 0】

また、第 2 の実施形態によれば、暗号キーに対して圧縮処理を施したものを N V R A M 1 4 が記憶するので、N V R A M 1 4 が盗まれて、記憶している圧縮化暗号キーが読み取られたとしても、その圧縮化暗号キーの伸長処理を行なうことが必要になるので、暗号キーの解読が困難となり、データの漏洩を防止することができる。

【0 1 5 1】

（C）他の実施形態

（C - 1）上述した第 1 の実施形態では、暗号キーについて、発生させた乱数と暗号化した暗号化キーとを N V R A M 1 4 が記憶するものとして説明したが、この N V R A M 1 4 が盗難されても暗号キーが容易にわからない形のものを、N V R A M 1 4 が記憶するようにできればよい。

【0152】

例えば、画像データの暗号化に係る暗号キーに対して、更に異なる暗号キーを使用して暗号化した暗号キーを、NVRAMが記憶し、この暗号キーの暗号化に使用した暗号キーを別の記憶手段（不揮発性）に記憶するようにしてもよい。

【0153】

【発明の効果】

以上、本発明の画像形成装置は、入力された画像データに基づいて画像形成する画像形成装置において、入力された画像データを画像蓄積手段に蓄積する際には常時、その画像データに対して暗号キーを使用して暗号化すると共に、画像蓄積手段に蓄積されている暗号化された画像データを読み出す際は、その暗号化された画像データを復元する暗号化・復元手段を備えることにより、蓄積する画像データの漏洩を防止できる。

【図面の簡単な説明】

【図1】 第1の実施形態の画像形成装置の内部構成を示すブロック図である。

【図2】 第1の実施形態に係るシステムCPU10の内部構成を示すブロック図である。

【図3】 第1の実施形態に係るページメモリ制御部301の内部構成を示すブロック図である。

【図4】 第1の実施形態に係るPM-COM35の内部構成を示すブロック図である。

【図5】 第1の実施形態の画像形成装置のソフトウェア構成を説明する説明図である。

【図6】 第1の実施形態のシステムCPU10のメモリマップ及びROM11の内部メモリ内容とを示す説明図である。

【図7】 第1の実施形態のブートプログラムの処理シーケンスである。

【図8】 第1の実施形態の画像形成装置の制御プログラムのフローチャートである。

【図9】 第2の実施形態の画像形成装置の制御プログラムのフローチャー

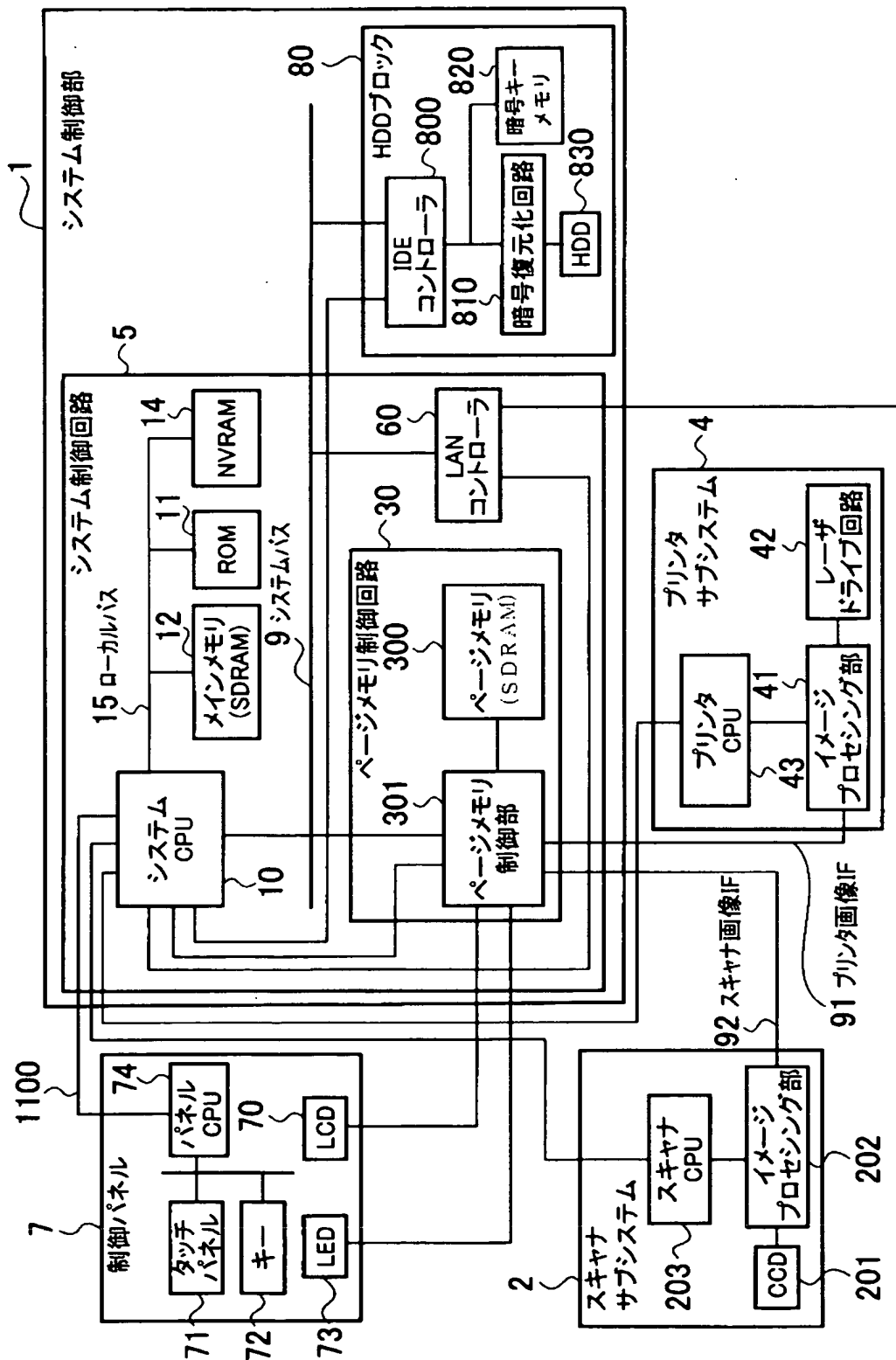
トである。

【符号の説明】

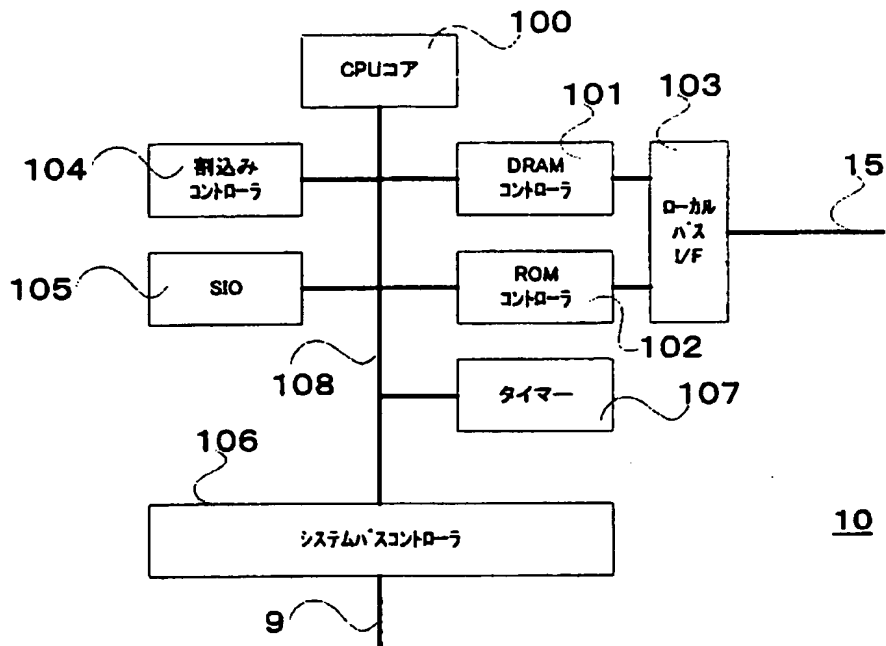
1…システム制御部、80…HDDブロック、810…暗号・復元化回路。

【書類名】 図面

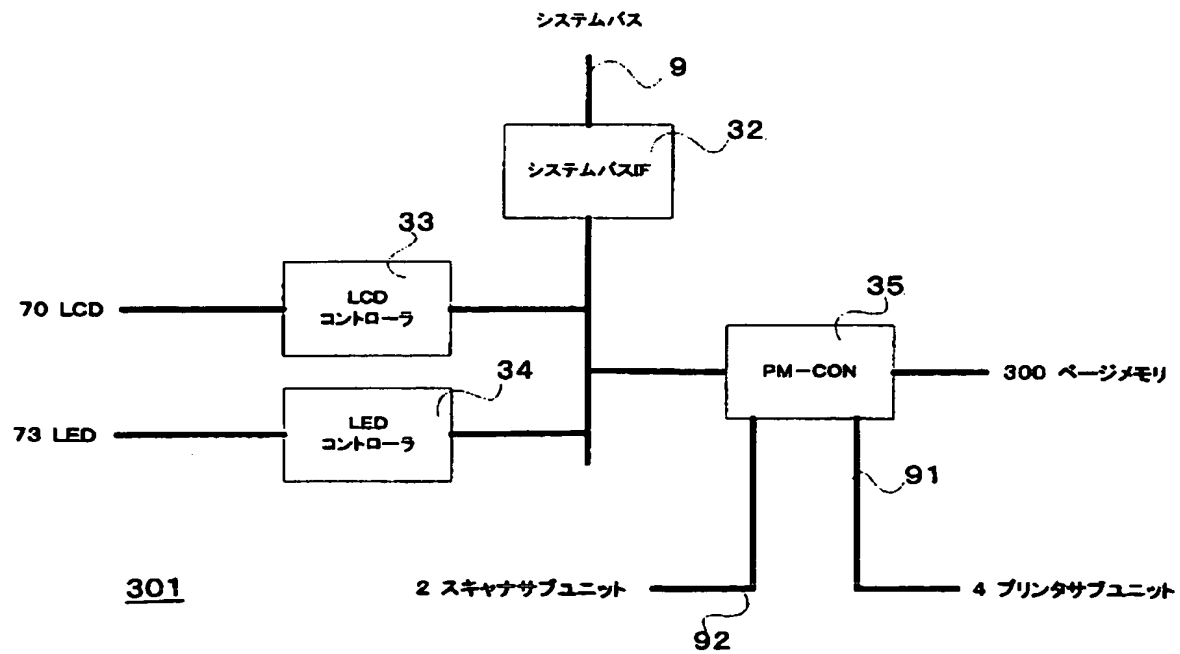
【図 1】



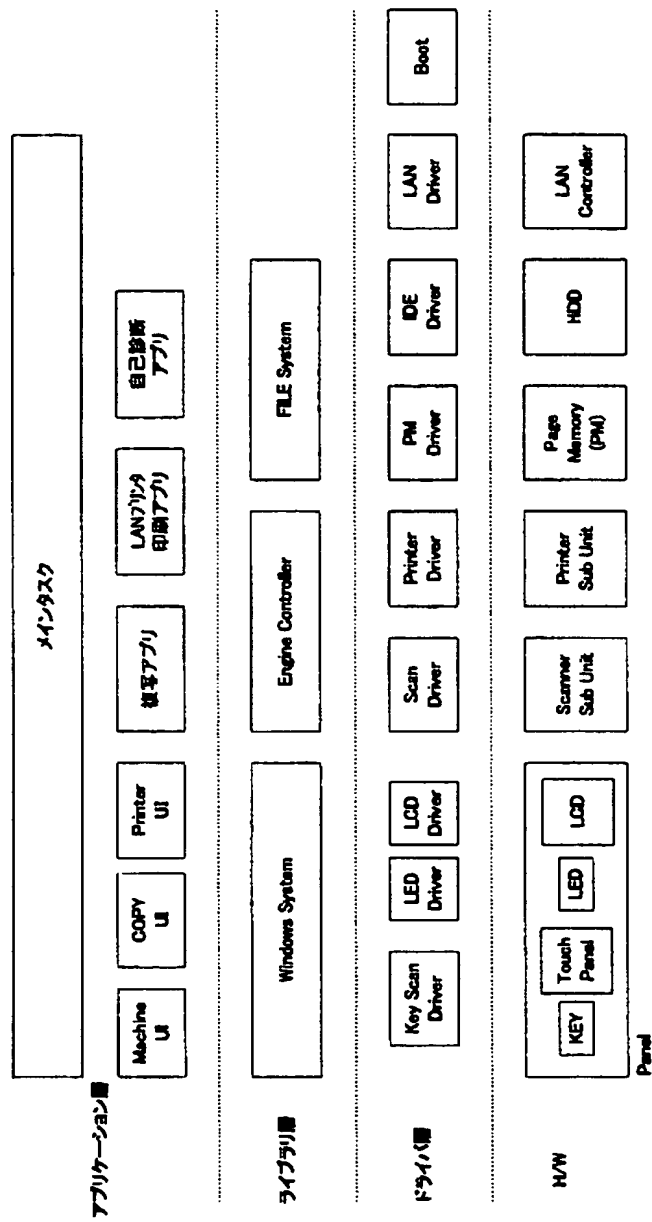
【図 2】



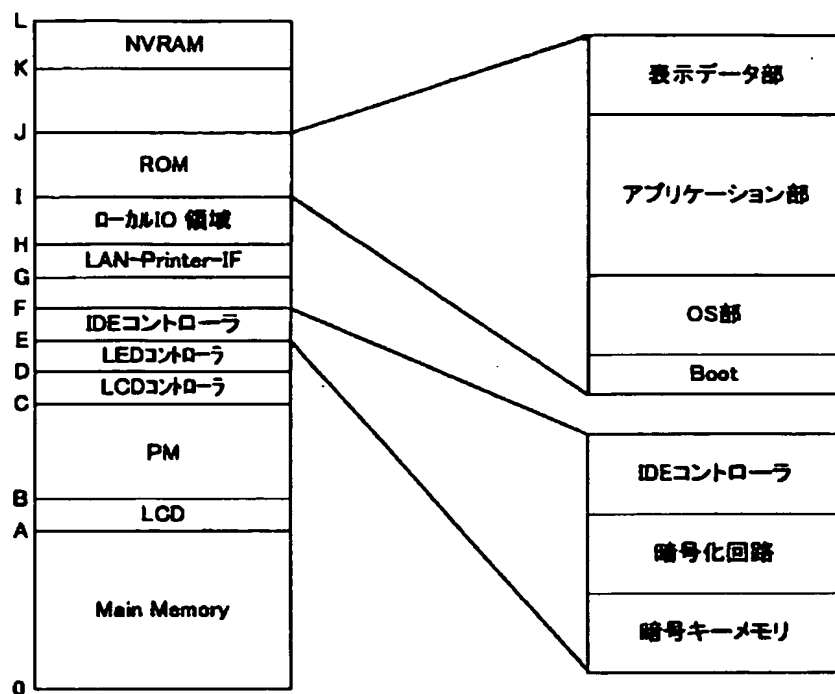
【図 3】



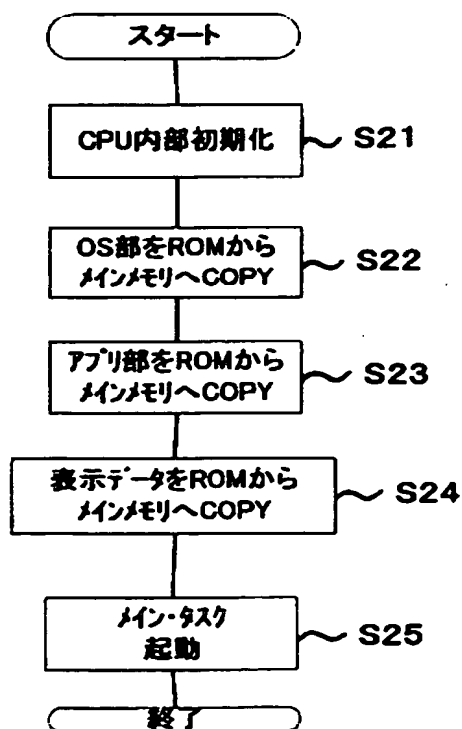
【図 5】



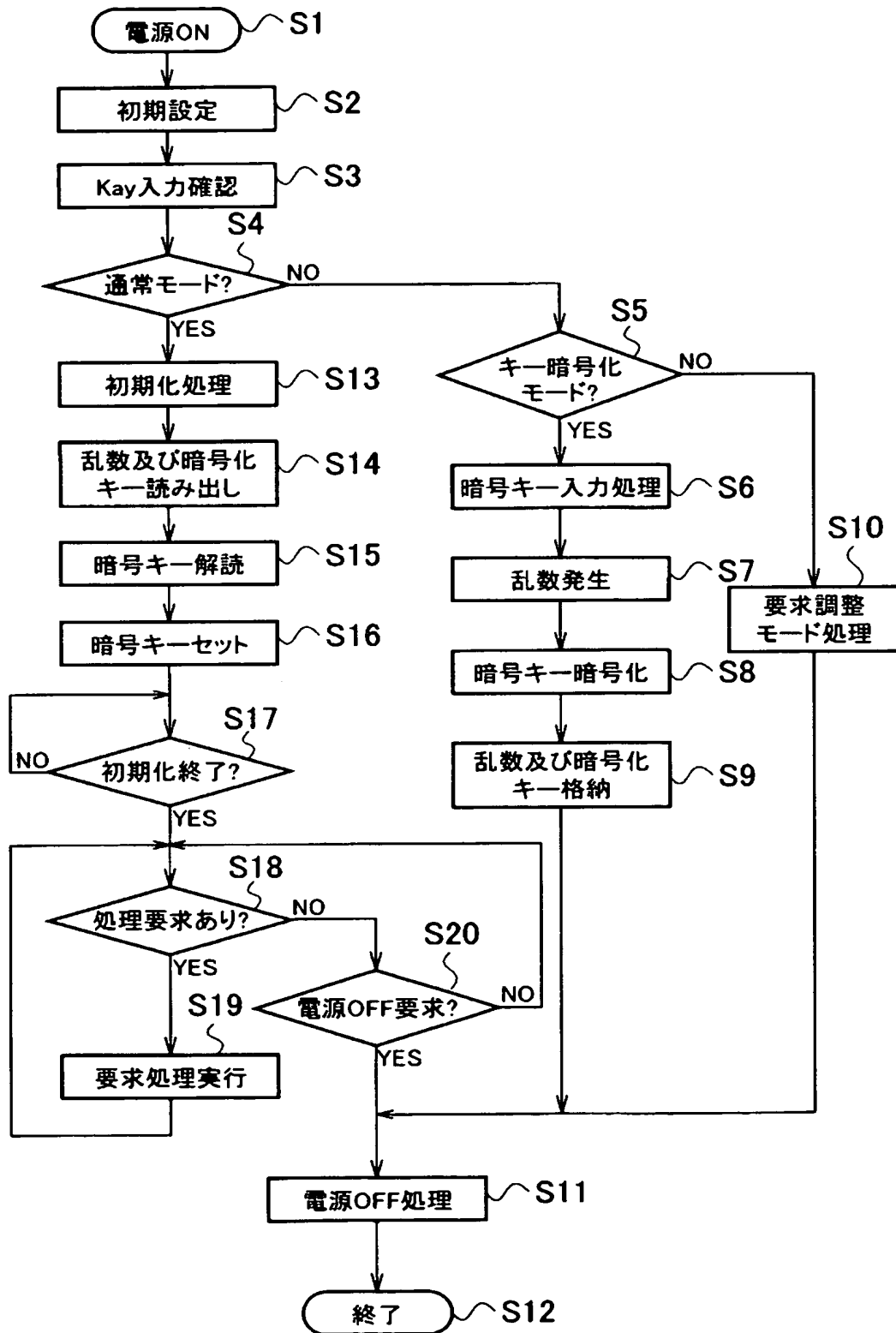
【図 6】



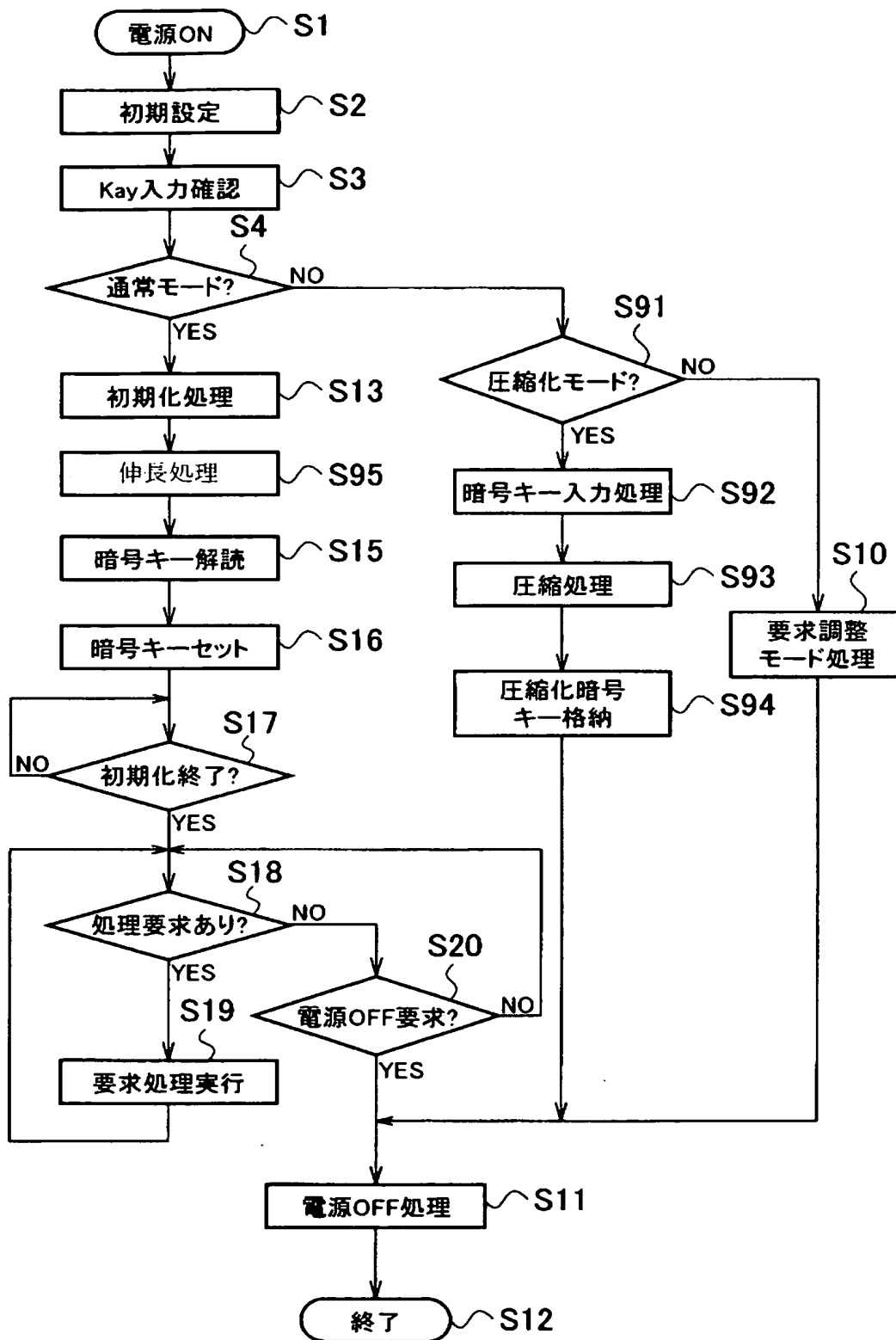
【図 7】



【図 8】



【図 9】



【書類名】 要約書

【要約】

【課題】 蓄積された画像データの漏洩を防止しうる画像形成装置を提供する。

【解決手段】 かかる課題を解決するために、本発明のが造形し装置は、入力された画像データに基づいて画像形成する画像形成装置において、入力された画像データを画像蓄積手段に蓄積する際は常時、その画像データに対して暗号キーを使用して暗号化すると共に、画像蓄積手段に蓄積されている暗号化された画像データを読み出す際は、その暗号化された画像データを復元する暗号化・復元手段を備えることを特徴とする。

【選択図】 図 1

【書類名】 出願人名義変更届
【整理番号】 TEC066M
【提出日】 平成15年12月 4日
【あて先】 特許庁長官 今井 康夫 殿
【事件の表示】
 【出願番号】 特願2003- 53134
【承継人】
 【識別番号】 000003078
 【氏名又は名称】 株式会社東芝
 【代表者】 岡村 正
【承継人代理人】
 【識別番号】 100090620
 【弁理士】
 【氏名又は名称】 工藤 宣幸
 【電話番号】 03(3981)8899
【手数料の表示】
 【予納台帳番号】 013664
 【納付金額】 4,200円
【提出物件の目録】
 【物件名】 一部譲渡証書 1
 【提出物件の特記事項】 手続補足書により提出する
 【物件名】 株式会社東芝の委任状 1
 【提出物件の特記事項】 手続補足書により提出する
 【包括委任状番号】 0107421

認定・付加情報

特許出願の番号	特願 2003-053134
受付番号	50302001573
書類名	出願人名義変更届
担当官	末武 実 1912
作成日	平成 16 年 1 月 19 日

<認定情報・付加情報>

【承継人】

【識別番号】	000003078
【住所又は居所】	東京都港区芝浦一丁目 1 番 1 号
【氏名又は名称】	株式会社東芝

【承継人代理人】

【識別番号】	100090620
【住所又は居所】	東京都豊島区南池袋 2 丁目 4 1 番 8 号 池袋睦ビル 2 階 工藤特許事務所
【氏名又は名称】	工藤 宣幸

特願 2 0 0 3 - 0 5 3 1 3 4

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 3 5 6 2]

1. 変更年月日 1 9 9 9 年 1 月 1 4 日

[変更理由] 名称変更

住所変更

住 所 東京都千代田区神田錦町 1 丁目 1 番地
氏 名 東芝テック株式会社

特願 2 0 0 3 - 0 5 3 1 3 4

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 3 0 7 8]

1. 変更年月日

2 0 0 1 年 7 月 2 日

[変更理由]

住所変更

住 所

東京都港区芝浦一丁目 1 番 1 号

氏 名

株式会社東芝